

経験者採用



募集職種	デジタルインプリメンテーション&サインオフ解析担当アプリケーション・エンジニア
応募資格	<ul style="list-style-type: none">● IC 設計、または EDA ツールサポートにおいて 5 年以上の経験を持つ。● デジタル IC 設計において、技術的な問題点を理解する能力を持つ。● ソフトウェアの知識のある方。SKILL や Perl (Tcl, Python, etc) など言語を問わずプログラミングが可能。● 日本語・英語でのコミュニケーションを行える方。その他の言語での会話も可能であれば尚可。
業務内容	<ul style="list-style-type: none">● デジタル IC 設計においてプレゼンテーションやツールのデモンストレーションを含む技術サポートを行う。● RTL-to-GDSII 設計フローの紹介とその実践を行う。● conformal check, logic synthesis, P&R, CTS, STA 等の経験を活かし、顧客に PPA 改善の提案を行う。● 他のチームメンバーと協業を行い、リードする立場で顧客サポートを行う。
ご応募・お問い合わせ	<ul style="list-style-type: none">● ご応募・お問い合わせの際は、japan_recruit@cadence.com までご連絡ください。